

# 특허증

CERTIFICATE OF PATENT



특허

Patent Number

제 10-1543704 호

출원번호

Application Number

제 10-2014-0177594 호

출원일

Filing Date

2014년 12월 10일

등록일

Registration Date

2015년 08월 05일

발명의 명칭 Title of the Invention

직렬 변환기 및 그를 포함한 데이터 송신 장치

특허권자 Patentee

연세대학교 산학협력단(274171-0\*\*\*\*\*)

서울특별시 서대문구 연세로 50 (신촌동, 연세대학교)

발명자 Inventor

등록사항란에 기재

위의 발명은 「특허법」에 따라 특허등록원부에 등록되었음을 증명합니다.

This is to certify that, in accordance with the Patent Act, a patent for the invention has been registered at the Korean Intellectual Property Office.



2015년 08월 05일

특허청장

COMMISSIONER,

KOREAN INTELLECTUAL PROPERTY OFFICE

최동규

등 록 사 항

특 허

Patent Number

등록 제 10-1543704 호

발명자 Inventors

최우영

김성근



(19) 대한민국특허청(KR)  
(12) 등록특허공보(B1)

(45) 공고일자 2015년08월12일  
(11) 등록번호 10-1543704  
(24) 등록일자 2015년08월05일

(51) 국제특허분류(Int. Cl.)  
H03M 9/00 (2006.01) H04L 25/03 (2006.01)  
(21) 출원번호 10-2014-0177594  
(22) 출원일자 2014년12월10일  
심사청구일자 2014년12월10일  
(56) 선행기술조사문헌  
KR1019970004794 B1

(73) 특허권자  
연세대학교 산학협력단  
서울특별시 서대문구 연세로 50 (신촌동, 연세대학교)  
(72) 발명자  
최우영

김성근

(74) 대리인  
권혁수, 송윤호

전체 청구항 수 : 총 27 항

심사관 : 조춘근

(54) 발명의 명칭 직렬 변환기 및 그를 포함한 데이터 송신 장치

(57) 요약

본 발명은 직렬 변환기 및 그를 포함한 데이터 송신 장치에 관한 것이다. 본 발명의 일 실시예에 따른 직렬 변환기는, 복수의 데이터 신호들을 기 결정된 위상 간격으로 정렬하는 데이터 신호 정렬부; 상기 정렬된 데이터 신호들 간 논리 레벨의 차이를 검출하여 상기 논리 레벨의 차이 시 토글 신호를 생성하는 차이 검출부; 및 상기 토글 신호를 상기 데이터 신호들을 직렬화한 직렬 데이터 신호로 변환하는 토글 신호 변환부;를 포함할 수 있다.

대표도 - 도1

100

